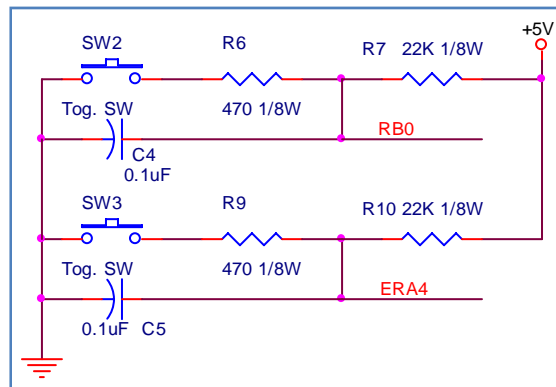


APP001 V3.0 Errata 及修改方式

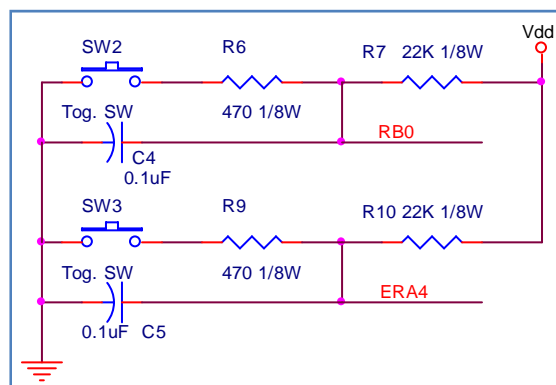
APP001 V3.0 加入了許多彈性的設定，例如 CPU 的 Vdd 可以選擇用 5V or 3.3V、可以使用 JP10 來選擇要使用 PIC18F 的 JXX 系列等 ...

因為在許多 J 系列中 AD 的 Channel 變多了，所以 PORTB 有許多腳位都增加了可以做 AD 輸入的功能。在 APP001 V3.0 的實驗板上，將會因為 RB0 被直接 Pull-Up 到 5V 而在使用 AD 時會有讀值錯誤的現象發生，原因如下：

**** PIC18F J 系列的 I/O 腳，若有兼具 AD 功能的腳為都不能有超過 Vdd 的電壓輸入！所以在許多 J 系列中 RB0 也可以做 AN12，故不可以直接將 RB0 使用 Pull-Up 電阻提升至 5V。(下圖為原始的 APP001 V3.0 按鍵讀取電路)**



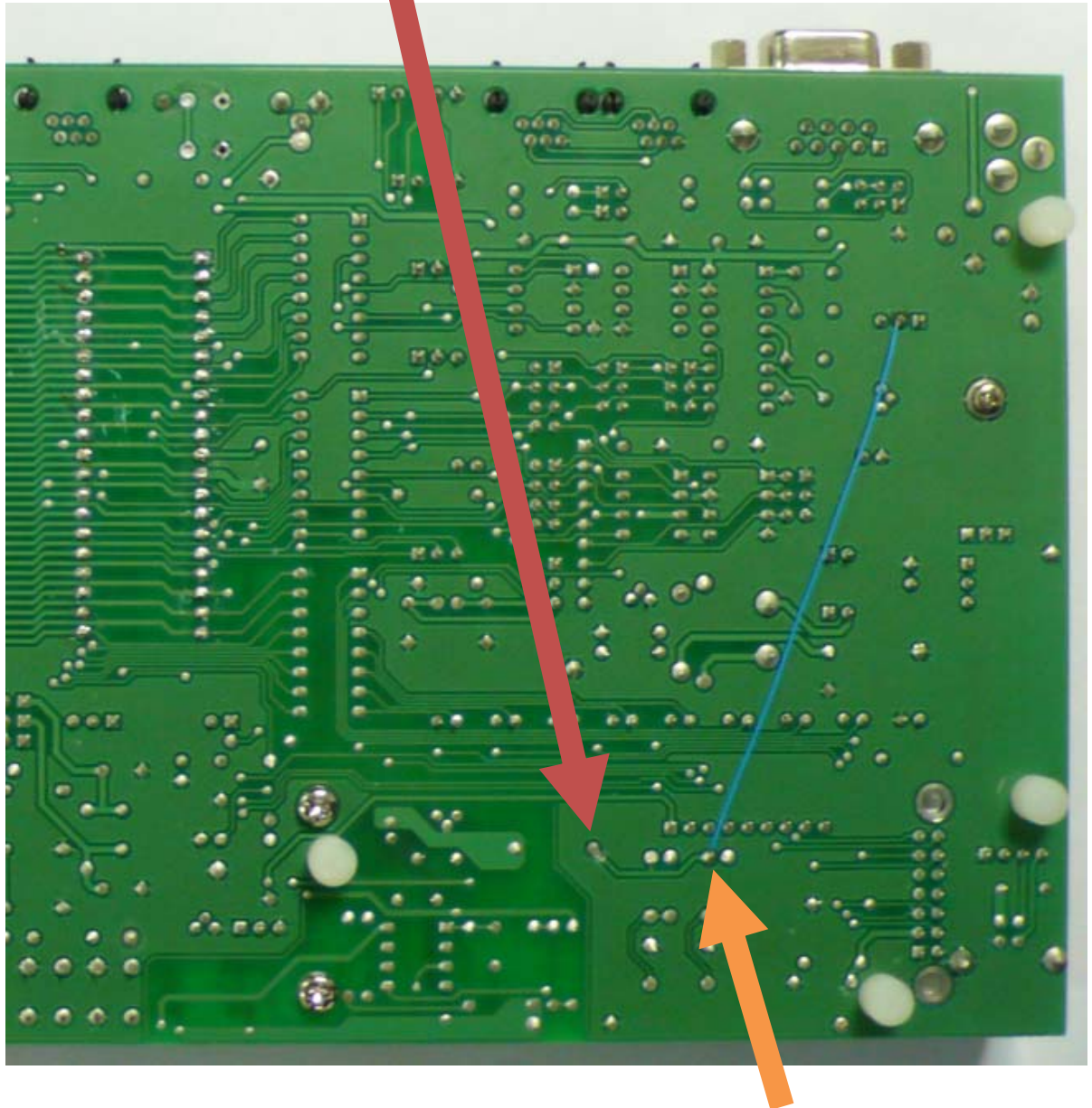
Solution：最簡單的方式就是將原本 RB0 & RA4 的提升電壓位準由 +5V 改為 Vdd，如下圖所示：



在 APP001 V3.0 實驗板上，必須將原本 R10, R7 被提升到 +5V 的 Trace 割斷，然後將 R10, R7 的 Pull-Up 接到 CPU 的 Vdd.

以下為 Step-1 & Step-2 的圖示：

Step-1：將 APP001 V3.0 底部朝上，找到 R10 與 接到 L2 的 Trace 並用刀片將其切開至斷路的狀態



Spet-2：將 R10 接到 R7 的 Trace，找到 R7 的焊點後將其接至 JP5A 的 Pin-2 (Vdd)