



線上研討會

Microchip FPGA的 低功耗應用

日期: 12月21日 (星期二)
時間: 上午10:00 – 11:00

立即報名



SMART | CONNECTED | SECURE

請立即按此報名參加！

隨著運算密集型系統在網路邊緣的整合度越來越高，現場可編程閘陣列 (FPGA) 正迅速成為下一代設計的首選靈活平台。除需要高頻寬處理能力之外，這些智能系統能部署在對散熱和功率都有嚴格限制的小尺寸環境中。為縮小體積、減少產熱、提高計算性能，這些邊緣應用需要節能型的解決方案。

Microchip PolarFire® FPGA 提供業界功耗最低的 FPGA 架構和 12.7G 高速收發器，以及中等 FPGA 密度下最小的封裝，可在功率受限的小型應用中實現高性能。本課程將概述 PolarFire® FPGA 系列，描述如何估算和驗證設計的功耗，並介紹降低功耗的技術。

講師簡介：

張長軒 (Allen Chang) 畢業於國立交通大學電子工程所。現於Microchip 台灣分公司擔任資深應用工程師。Allen在ASIC設計和FPGA技術支援方面擁有超過10年的豐富實務經驗。他於2020年加入Microchip，主要負責Microchip台灣區FPGA解決方案的推廣及技術支援。

林于凱 (Mark Lin) 於今年加入Microchip 擔任應用工程師。主要負責FPGA產品的推廣與技術支援，在FPGA技術支援方面擁有超過6年的經驗。



[Jabra] Elite 45h

凡參與研討會者，均有機會獲得由Microchip 公司提供的上述獎品