

您設計產品時的好朋友！



[Forum: 16-bit PIC24/dsPIC](#)

Topic: dsPIC33FJ與兩顆不同輸入電壓spi通訊問題

Subject: Re: dsPIC33FJ與兩顆不同輸入電壓spi通訊問題

作者: cct1210

2020年05月20日 15:02:45

1. Master SDI的接腳我可以選擇 Pins are up to 5V toleran,所以應該不會有損壞問題.
2. /CS1為低準位, SP11 SD01 5V輸出時, 由於此時/CS2為高準位, 理論上此時的SP12 SD02為高阻抗狀態, 既然為高阻抗狀態, 應該就沒有電流流入, 這樣還會有電流異常現象嗎?