

# 您設計產品時的好朋友！

---



[Forum: 16-bit PIC24/dsPIC](#)

[Topic: dsPIC33FJ與兩顆不同輸入電壓spi通訊問題](#)

[Subject: dsPIC33FJ與兩顆不同輸入電壓spi通訊問題](#)

作者: cct1210

2020年05月19日 23:41:01

使用dsPIC33FJ與2顆spi晶片通訊, dsPIC33為Master, 第1顆spi晶片為5V的I/O, 當作slave1, 第2顆spi為3.3V的I/O, 當作slave2, 我將兩顆的clk, sdo, sdi分別都接在一起, 而/CS1, /CS2分別獨立, 我的想法是/CS1拉到低電位時, slave1的MISO輸出雖然為5V位準, 而此時slave2的MISO為高阻抗, 如此是否有問題? 雖然slave2的I/O是3.3V。