

您設計產品時的好朋友！

Forum: [程式軟體與開發工具](#)

Topic: [請問ICD4 問題](#)

Subject: Re: [請問ICD4 問題](#)

作者: AdamSyu

2019年07月02日 11:06:24

電路圖請服用,
VR1, VR2是用來調整訊號相位用的,
大部分情況下是用不到的,

除非您常常燒錄失敗,
而且失敗的情形是的,
Clock跟Data訊號不同步時,
可以透過電阻電容的設定拉慢太快訊號,
達成同步的需求.

附加檔案:

未命名.jpg(62.75 KB)

