

您設計產品時的好朋友！



[Forum: 8-bit PIC](#)

[Topic: PIC16F1769 比較器 啟動 TIMER](#)

[Subject: Re: PIC16F1769 比較器 啟動 TIMER](#)

作者: W.W.

2019年07月01日 11:13:27

版主您好，

已報名，並且 剛剛審核通過。

不過還是無法完成想要實現的function，

現在是利用 CMP falling edge去驅動 TIMER，再利用 TIMER 的 fallin edge 去 觸發 PRG。

但是這做法在在一開始開機的時候會有問題，全部訊號都是0，無法Trigger 任何一個子電路。

另外有幾個問題想問

1. PIC16F1769 似乎都是 Edge trigger，還再找如何使用 Level trigger。
2. 有辦法利用韌體(MCU)控制硬體(CIP)電路？
例如利用 中斷 處理 PRG的開啟與結束？

謝謝。