



Forum: [16-bit PIC24/dsPIC](#)

Topic: 33EP系列ADC取樣到極限的中斷函式如何寫?

Subject: Re: 33EP系列ADC取樣到極限的中斷函式如何寫?

作者: qeagle

2019年03月18日 16:35:52

版大你好，感謝你的回應與對話。

我查過我的程式，發現和CONVERSION的時間我都沒有設定，查DATASHEET了初始值都是0，我想預設應該就是最小時間。

但我查了一下我的CLK COURCE本來是設FRC比較慢，我把它改為SYSTEM CLOCK

你附的DATASHEET我算了一下這個時間大概是1/70 MIPS，也就是一個CYCLE的轉換時間。

想請問你說要設到14個TAD，若我設0會有問題嗎？

另外我發現用PWM去觸發ADC，我在中斷會送一個HIGH-LOW信號出來判斷

我測試週期和DUTY cycle這兩個參數，DUTY cycle可以設很小沒問題，

但週期大概只能小到一定數值，再小ADC的中斷就不會出現(會沒有HIGH-LOW輸出)

這個極限值的PWM CYCLE大概190K Hz左右。變成限制我的adc也只能做到這個取樣率，我不知道原因為何。可有任何建議？