

您設計產品時的好朋友！



[Forum: 16-bit PIC24/dsPIC](#)

Topic: 33EP系列ADC取樣到極限的中斷函式如何寫?

Subject: Re: 33EP系列ADC取樣到極限的中斷函式如何寫?

作者: qeagle

2019年03月12日 15:32:58

引用:

Edison_yu 寫道:

除非你進中斷到出中斷的時間比下一次PWM觸發還要慢,否則你ADC的SAMPLING RATE應該被PWM觸發的速度限制住才對!

再來就是印象中16BIT MCU的ADC應該有BUFFER,可以善用BUFFER,BUFFER滿了就拿或雪|比較不佔用中斷時間,而且應該也不用每次轉換每次中斷,等BUFFER滿了再放到你的ARRAY!

我也不知道能不能幫到你,討論看看...

謝謝對快,可能有幾個方面:

1. 中斷怎麼寫(進入)最快,要下什麼特別參數、或者是中斷函式內要不要減少變數?
2. 在沒有DMA的情況下,怎麼寫程式來做到儲存、INDEX++、確認INDEX是否到頂了

你說的ADCBUF應該只有自己AN的,我要256 雙BYTE,應該不行