

您設計產品時的好朋友！



[Forum: 16-bit PIC24/dsPIC](#)

[Topic: 33EP系列ADC取樣到極限的中斷函式如何寫?](#)

[Subject: Re: 33EP系列ADC取樣到極限的中斷函式如何寫?](#)

作者: Edison_yu

2019年03月12日 08:35:03

除非你進中斷到出中斷的時間比下一次PWM觸發還要慢,否則你ADC的SAMPLING RATE應該被PWM觸發的速度限制住才對!

再來就是印象中16BIT MCU的ADC應該有BUFFER,可以善用BUFFER,BUFFER滿了就拿或雪|比較不佔用中斷時間,而且應該也不用每次轉換每次中斷,等BUFFER滿了再放到你的ARRAY!

我也不知道能不能幫到你,討論看看...