

您設計產品時的好朋友！



Forum: [Microchip官方研討會](#), [課程活動相關](#)

Topic: APP-ESS17-2板上的ATTINY817無法燒錄

Subject: Re: APP-ESS17-2板上的ATTINY817無法燒錄

作者: Libra

2019年02月13日 09:13:58

嘗試用網頁上的Level Shift方法，發現還是無法用12V燒錄，
試著抓PowerDebugger pin3(UPDI_DATA)的波形，
發現當Studio 7燒錄勾選 Use 12V UPDI active if available 選項時，

pin3(UPDI_DATA)會在燒錄開始時，先打出30us左右的12V的Pulse，
等待4.5ms後，開始用3.3V進行通訊燒錄，
因此並非全程都用12V通信，

所以當Studio 7 勾選 Use 12V UPDI active if available 選項時，PowerDebugger會啟動12V pulse
發送

如果沒勾選時，不會發送12V pulse，

如果要用Atmel ICE搭配電路來達成這樣的設計會有點麻煩，
建議使用PowerDebugger來實現

PowerDebugger (<https://www.microchip.com/DevelopmentTools/details/atpowerdebugger>)

另外有試過，下面方法會有成左瑣麟|使用Atmel ICE來燒錄
要注意不要誤讓12V回灌到Atmel-ICE，否則會有燒毀的風險

1. 先連接Atmel ICE與ATTINY817
2. Studio 7 Device Program 連接成 [Apply]
3. UI畫面切到 Memories 準備
3. 斷開 Atmel ICE 與 ATTINY817 間的 pin3(UPDI_DATA)
4. 將ATTINY817的pin3(UPDI_DATA)快速點一下12V
5. 迅速接回 pin3(UPDI_DATA) 到 Atmel ICE
6. 立刻點擊UI [Program]
7. 如果可以成正N錄代表Fuse已經解鎖
8. 將Fuse的SYSCFG0.RSTPINCFG設定，自Reset Mode改回UPDI Mode，按[Program] 更新Fuse
9. Power cycle ATTINY817

Tool / 轉板 / 817 間的接腳

Atmel ICE(10pin) <-> 6-pin 100-mil <-> APP-ESS17-2(10 pin AVR JTAG) <-> ATTiny817

Pin1(TCK) <-> Pin3

Pin2(GND) <-> Pin6 <-> Pin2(GND)

Pin3(TDO) <-> Pin1 <-> Pin3(UPDI_DATA) <-> Pin23

Pin4(VTG) <-> Pin2 <-> Pin4(VCC)

Pin6(nSRST) <-> Pin5 <-> Pin6(~RST)

Pin9(TDI) <-> Pin4

附加檔案:

12V .jpg(149.88 KB)

Power Debugger (J51800000461) - Device Programming

| Tool | Device | Interface | Device signature | Target Voltage |
|----------------|-----------|-----------|------------------|----------------|
| Power Debugger | ATtiny817 | UPDI | 0x1E9320 | 3.2 V |

Interface settings

UPDI Clock: 500 kHz

Use 12V UPDI activation: Use 12V UPDI activation if available

Warning: disconnect any peripherals on the UPDI line which are not 12V tolerant.

Set

12Vupdi . jpg(109.43 KB)

