

您設計產品時的好朋友！



Forum: [綜合應用](#)

Topic: [關於DSC6102輸出訊號振幅不正確](#)

Subject: [關於DSC6102輸出訊號振幅不正確](#)

作者: ahung0710

2019年01月28日 13:33:53

我目前正在測試新購買的DSC6102振盪器IC，測試用迴路是按照datasheet的figure 3-2 test circuit 配置。

DSC61XX Datasheet: <http://ww1.microchip.com/downloads/en/DeviceDoc/20005624B.pdf>

負載電容CL使用15pF、示波器探棒勾在PIN 3量測、VDD為3.3V

若按照datasheet第3頁的Output Logic Levels所示，其輸出訊號振幅應為2.64V~0.66V 但是我用示波器量測到的訊號振幅僅1.83V~1.34V，較正常訊號來的小釵h

請問是不是我有遺漏了甚麼部分必須補上，輸出才會正確呢？

附加檔案:

P_20190128_131924_vHDR_On_small.jpg(561.07 KB)

