

# 您設計產品時的好朋友！



[Forum: 8-bit PIC](#)

[Topic: 使用ADC時配合FVR的問題](#)

[Subject: Re: 使用ADC時配合FVR的問題](#)

作者: chrC475

2018年10月09日 23:42:46

回應有關jason680的計算結果

在最初發佈的測量資料確實是有問題，因為測試用的程式碼在設定上有誤，才導致測量值比期望值還要少一半的情況。後來再發表的才比較上接近期望值，雖然誤差還是有點大就是了...

回Ryang

現階段程式碼改寫的形式還是在計劃中，所以關於工作電壓下限還是耳整的可能。我不是要斬腳趾避沙蟲，而是後來有考慮到專案有部分周邊是有著比較高的工作電壓下限要求，也就是在VDD下降到一定水平的時候，程式碼就要強制MCU暫停測量直到VDD回升到合理水平。