

您設計產品時的好朋友！



[Forum: 8-bit PIC](#)

Topic: [使用ADC時配合FVR的問題](#)

Subject: Re: [使用ADC時配合FVR的問題](#)

作者: chrC475

2018年10月08日 17:11:46

因為專案本身電壓使用範圍可低至3.8V，在這個VDD電壓下使用4.096V會造成極大誤差的結果（FVR輸出不能高於VDD），不過我還是會再測試一下。