

# 您設計產品時的好朋友！



Forum: [8-bit PIC](#)

Topic: [PIC16F690 RA5/T1CKI 和 Fosc 的問題](#)

Subject: Re: [PIC16F690 RA5/T1CKI 和 Fosc 的問題](#)

作者: tsai83216

2018年09月19日 16:25:35

會提到 timer 2 PWM 是因為跟 Fosc 有關，

這是這個問題的起源，

timer 1 / timer 2 都會用到 Fosc，

衍伸問題是在 Fosc 和 RA5/T1CKI 上，

目前我的弁酮0會丟一個 CIR 訊號到 RA5/T1CKI 這個 pin，

當 Fosc 為 8 MHz 時 RA5 有正常動作，

但當 Fosc 為 2 MHz 時 RA5 便沒有動作了，

也有可能是我對於各個 pin 或設定相關性的理解問題，

再麻煩各位先進給予指教

謝謝~

附加檔案：

[PIC16F690.jpg](#) (82.33 KB)

## REGISTER 6-1: T1CON: TIMER 1 CONTROL REGISTER

R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0	R/W-0
T1GINV <sup>(1)</sup>	TMR1GE <sup>(2)</sup>	T1CKPS1	T1CKPS0	T1OSCEN	$\overline{T1SYNC}$	TMR1CS	TMR1ON
bit 7							bit 0

**TMR1CS:** Timer1 Clock Source Select bit

1 = External clock from T1CKI pin (on the rising edge)

0 = Internal clock (Fosc/4)