

您設計產品時的好朋友！



Forum: [32-bit PIC](#)

Topic: [關於 Curiosity pic32mx470 的頻率設定與PWM訊號](#)

Subject: [關於 Curiosity pic32mx470 的頻率設定與PWM訊號](#)

作者: 102104145

2018年06月27日 10:21:25

關於頻率設定的問題，我使用MCC：

設定System Module

1. Internal Oscillator設定是 20MHz 為 Primary Oscillator Clock Source

2. PLL Enable

4MHz "5xDivider" PLL input

80MHz "20:1" Multiplier

80MHz "1:1" Divider

Peripheral Clock Divisor "DV_1"

80MHz SYSCLK

80MHz PBCLK

從 Easy Setup 與 Registers 裡面看設定都沒有問題

TMR2 介面設定

Timer Clock :

OC4 介面設定：

Compare Mode :

Clock Source "PBCLK"

Input frequency "80MHz"

Prescaler "1:1"

Dual Compare Countinuous Pulse mode

Buffer Mode "16bit"

Timerbase "TMR2"

Timer Period :

period count "0x64"

Timer Period "1.25us"

以上設定是我依據 Datasheet 提供的內容設定我的需求，PWM訊號也依據提供的公式計算過。

問題是在示波器顯示的Period卻是 2.525us 左右

我能確定不是示波器的問題，因為在以上相同的設定下：

我把Internal Oscillator設定為 10MHz 時，輸出period亦為預期的1.25us，計算的 PR2 也如設定上的 Period Count (0x32) 相等。

只是變動 Internal Oscillator 為何輸出period會產生2倍的差異??

請問是何處影響了結果??

感謝指教。