

您設計產品時的好朋友！



Forum: [綜合應用](#)

Topic: 亂數產生?

Subject: Re: 亂數產生?

作者: Ryang

2018年03月14日 13:55:33

http://www.microchip.com.tw/modules/n...t_id=66186#forumpost66186

如果有 ADC 腳位，可以先測量浮接的空腳位的 ADC 轉換值做為基準值。多取幾次後加總後再用 XOR 的位元計算來算出亂數來。

比如：

$b7 = b5 \wedge b3 \wedge b1$

$b6 = b7 \wedge b0$

$b5 = B6 \wedge b4 \wedge b2 \wedge b0$

：

：