

您設計產品時的好朋友！



[Forum: 16-bit PIC/dsPIC](#)

[Topic: dsPIC33EPxxGS502 PGED2 & PGEC2 D0異常](#)

[Subject: Re: dsPIC33EPxxGS502 PGED2 & PGEC2 D0異常](#)

作者: Ryang

2018年01月15日 11:45:30

Pin 11: PGED2/AN18/DACOUT1/INT0/RP35/RB3

Pin 12: PGEC2/ADTRG31/EXTREF1/RP36/RB4

Pin11 & Pin12 當成一般 I/O 腳使用，因 Pin11 有類比輸入 (A18) 的弁鄢狴H要先將 ADC 的輸入弁銀鷓活C

依目前你的 Configuration bits 的設定是使用第三組做燒錄(PGED3/PGEC3)的。比較複雜的是所有的周邊的輸出入都要用 PPS 來設定的。(參考 Data Sheet 第10 章)。