

您設計產品時的好朋友！



[Forum: 16-bit PIC/dsPIC](#)

[Topic: dsPIC33EPxxGS502 PGED2 & PGEC2 D0異常](#)

[Subject: dsPIC33EPxxGS502 PGED2 & PGEC2 D0異常](#)

作者: sanmen

2018年01月12日 23:08:43

小弟最近學習使用dsPIC33EP32GS502，順便習慣一下MPLAB X IDE

遇到的問題是將每個I/O做D0測試，結果唯獨Pin11/12無法輸出(其他Pin正常)，

因為是用轉接板所以確認沒有其他電路影響，MCU也更換過兩顆，

狀況一樣。

以下是配置設定：

```
_FOSCSEL(FNOSC_FRC)
```

```
_FOSC(FCKSM_CSECMD & POSCMD_NONE & OSC10FNC_ON)
```

```
_FWDT(WDTEN_OFF)
```

```
_FICD(ICS_PGD3 & JTAGEN_OFF)
```

```
_FDEVOPT(PWMLOCK_OFF)
```

主程式：

```
TRISBbits.TRISB3 =0;
```

```
TRISBbits.TRISB4 =0;
```

```
LATBbits.LATB3 =1;
```

```
LATBbits.LATB4 =1;
```

不知道是否有前輩遇到相同的狀況？

另外，手邊有塊Digital Power Starter Kit(dsPIC33EP64GS502)

其規劃是將這兩Pin單獨作PGED2/PGEC2用，

今天也嘗試著將其規劃為D0，同樣的也是沒反應，

只是該kit是板上燒錄器，不確定這結果是否受燒錄電路影響，

因此暫不確定與前述問題相同。

以上還請特為先進幫忙，感謝！