

您設計產品時的好朋友！



[Forum: 8-bit PIC \(請註明使用元件編號\)](#)

Topic: 為ISR預留空間並設寫入保護

Subject: 為ISR預留空間並設寫入保護

作者: chrC475

2017年09月13日 15:13:20

原本編譯器會按照自己的方式編排每一個routine的開始位址，然而我亦可以透過加「org XXX」自定它們的開始位址

現在我想做的是：

0x0004 ISR
0x0138 ISR完結
0x0139 預留
0x0200 其他routine

16F1939可以將0000至01FF設成寫入保護而不影響其他的，而我想設保護的範圍就是只有ISR

如果沒自定位址，那麼編譯器會將所有routine擠在一起（但ISR一定放在最前面）。如上面的做法，有方法預留0139至01FF的空間嗎？

註：我不是用ASM寫