

# 您設計產品時的好朋友！



Forum: [16-bit PIC/dsPIC](#)

Topic: [dsPIC30f4011\\_DAC晶片傳輸](#)

Subject: [Re: dsPIC30f4011\\_DAC晶片傳輸](#)

作者: s1012962

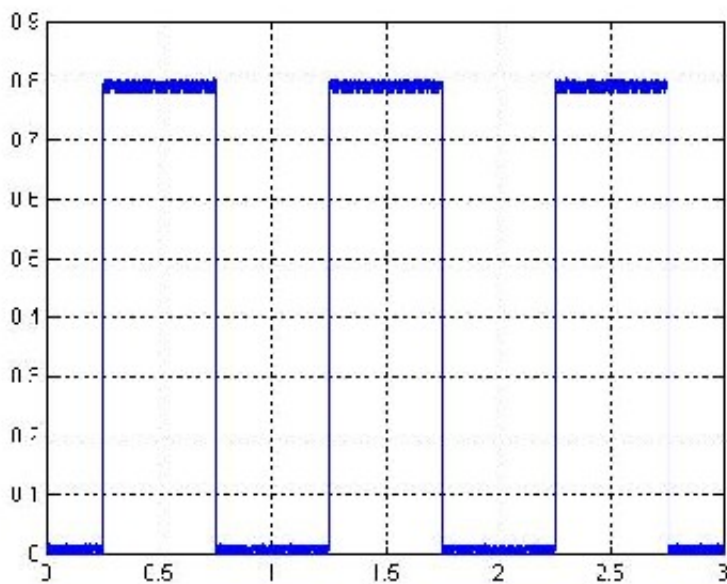
2017年09月02日 22:23:32

版主您好 我想再請教一個問題：

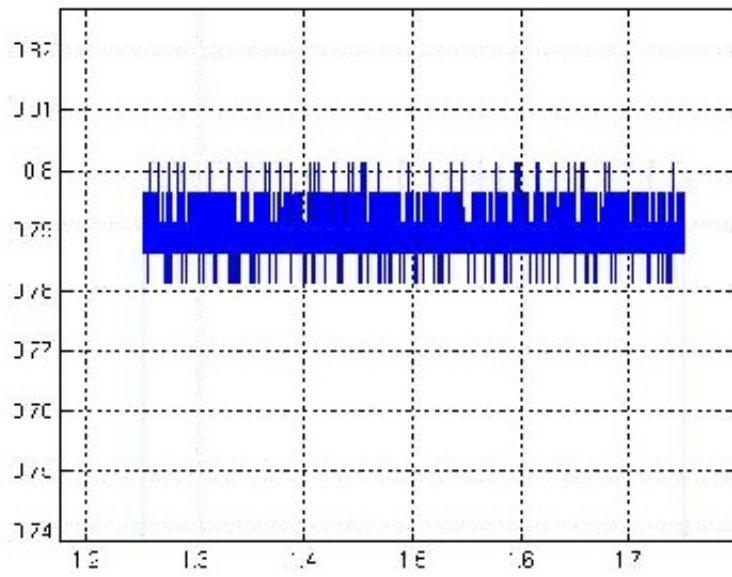
當我程式設計0.5秒讓SPI輸出High，0.5秒輸出Low這樣交互進行，再將輸出接回電腦時，發現放大來看會有很雜的波形(如下圖)，這樣是正常的嗎，想知道我的電路是不是還有待改善的地方以及通常大家都是如何安排電路(下方一併附上我的MCP4921接腳圖)

附加檔案：

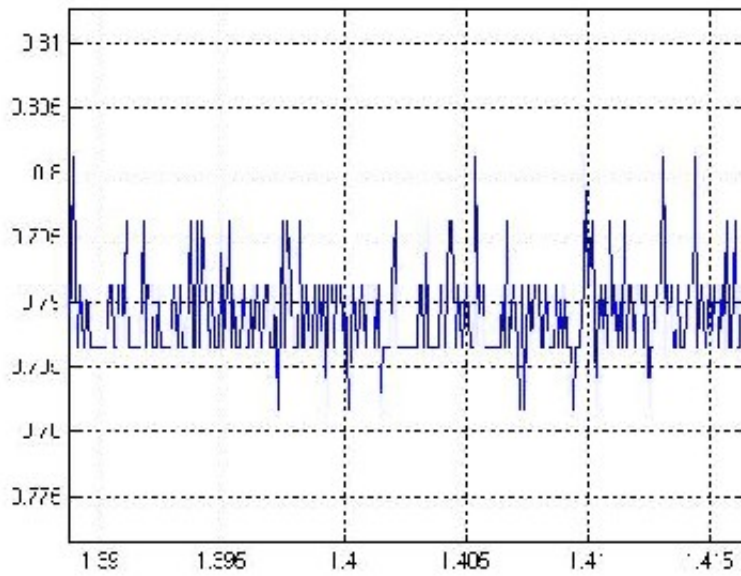
fun.JPG(36.25 KB)



fun1.JPG(40.01 KB)



fun2.JPG(42.44 KB)



funn.jpg(34.46 KB)

