



Forum: [16-bit PIC24/dsPIC](#)

Topic: [\[問題\]PIC24FJ128GB606\(RC13、RC14剛好是SOSC共用腳而不能\)](#)

Subject: Re: [\[問題\]PIC24FJ128GB606\(RC13、RC14剛好是SOSC共用腳而不能\)](#)

作者: Ryang

2017年07月11日 15:05:18

羊咩咩，

好久不見，這當然是是要先在 Config. Bit 的 FOSC CONFIGURATION REGISTER 先設定。

關於 Config. Bits 的簡易設定方法之一可以參考底下的三張貼圖。

附加檔案：

擷取.JPG(81.28 KB)



PIC101 Lab2.x 第二種方式產生 Config. Bits

- 利用 X IDE 來產生
 - ◆ 在主目錄的 [Windows](#) → [PIC Memory Views](#) → 開啟 [Configuration Bits](#) 的視窗
 - ◆ 修改所需的 [Config. Bits](#) 設定

擷取1.jpg(178.15 KB)

PIC101 Lab2.x

手動修改產生 Config. Bits

- 在 **MPLAB® X IDE** 下手動修改設定
 - ◆ 在 Option 或 Setting 下，點選要更改的設定
 - ◆ 在下拉式功能表中選擇值，全都完成後
 - ◆ 按一下按鈕 “Generate Source Code to Output”
(產生設定 Config. 的 C 原始程式)

Address	Name	Value	Field	Option	Category	Setting
157FC	CONFIG2	FFFF	POSCMOD	NONE	Primary Oscillator Select	Primary oscillator disabled
			OSCIOFNC	OFF	Primary Oscillator Output Function	OSC2/CLKO/RC15 functions as CLKO (FOSC/2)
			FCKSM	CSDCMD	Clock Switching and Monitor	Clock switching and Fail-Safe Clock Monitor are disabled
			FNOSC	FRCDIV	Oscillator Select	Fast RC Oscillator with Postscaler (FRCDIV)
			IESO	ON	Internal External Switch Over Mode	IESO mode (Two-Speed StartUp) enabled
157FE	CONFIG1	7FFF	WDTPS	P532768	Watchdog Timer Postscaler	1:32,768
			FWPSA	PR128	WDT Prescaler	Prescaler ratio of 1:128
			WINDIS	ON	Watchdog Timer Window	Standard Watchdog Timer enabled,(Windowed-mode is disabled)
			FWDTEN	<input checked="" type="checkbox"/>	Watchdog Timer Enable	Watchdog Timer is enabled
			ICS	PGx2	Comm Channel Select	Emulator/debugger uses EMUC2/EMUD2
			GWWRP	OFF	General Code Segment Write Protect	Writes to program memory are allowed
			GCP	OFF	General Code Segment Code Protect	Code protection is disabled
			JTAGEN	ON	JTAG Port Enable	JTAG port is enabled

Memory: Configuration Bits Format: Read/Write **Generate Source Code to Output**

擷取2. jpg(143.80 KB)

PIC101 Lab2.x

加入 Conf. Bits 到專案裡

- 這時到 “Output” 視窗將可看見所產生 Config. 原始程式
- 在編輯區域，按老鼠右鍵用 “Save As” 存檔到專案目錄下，檔案名稱為 PIC18F45K22 Config.c
- 將此 C 檔加到專案中並編譯。

```

Configuration Loading Error  Config Bits Source  PIC101 Lab2 (Clean, Build, ...)

// PIC18F45K22 Configuration Bit Settings

// 'C' source line config statements

#include <xc.h>

// #pragma config statements should precede project file includes.
// Use project enums instead of #define for ON and OFF.

// CONFIG1H
#pragma config FOSC = ECHP106 // Oscillator Selection bits (EC oscillator (high power, >16 MHz))
#pragma config PLLCFG = OFF // 4X PLL Enable (Oscillator used directly)
#pragma config PRICLK = ON // Primary clock enable bit (Primary clock is always enabled)
#pragma config FCMEN = OFF // Fail-Safe Clock Monitor Enable bit (Fail-Safe Clock Monitor disabled)
#pragma config IESO = OFF // Internal/External Oscillator Switchover bit (Oscillator Switchover mode disabled)
  
```

