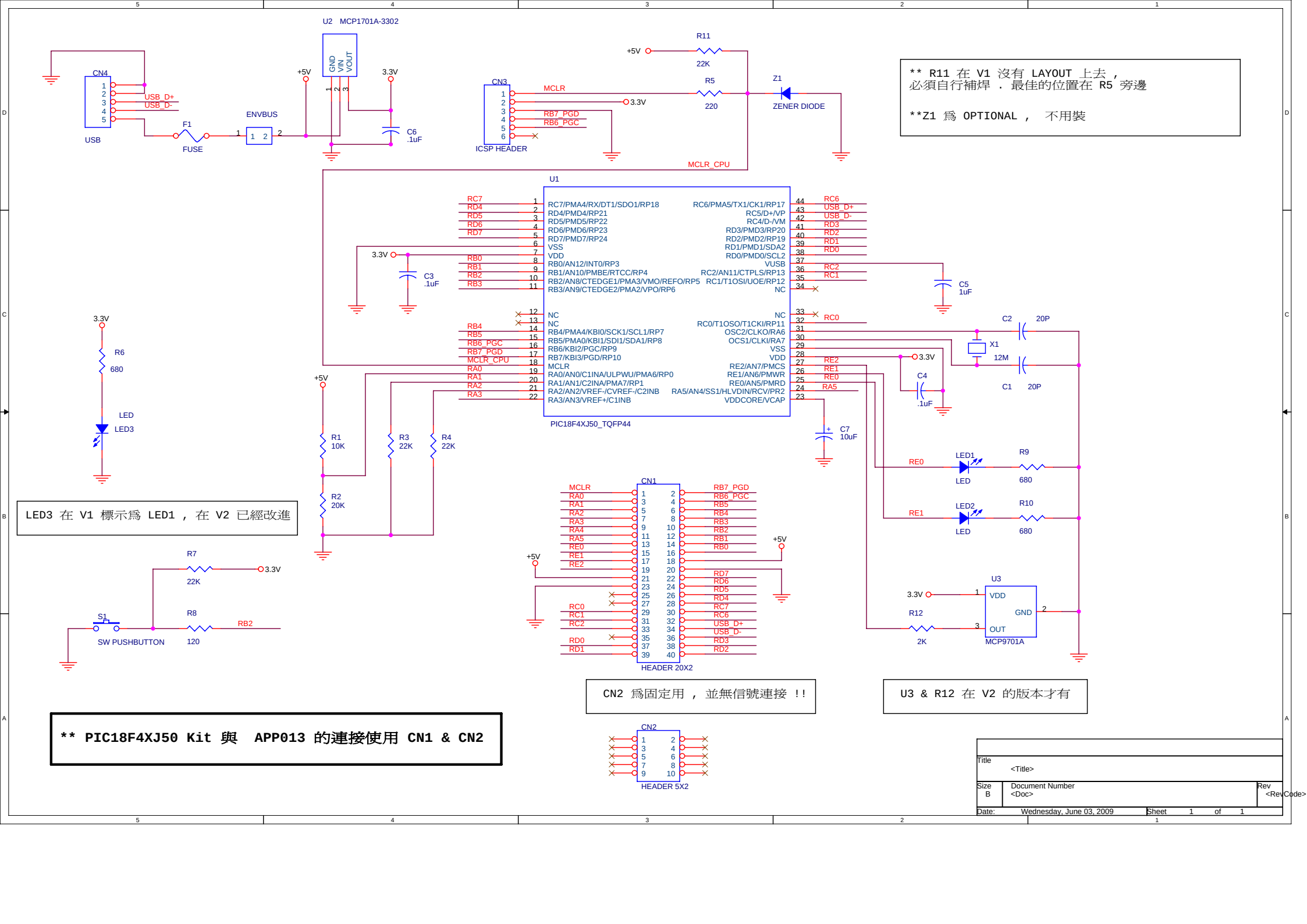
U2 MCP1701A-3302
GND VIN VOUT
CN4
USB
USB_D+
USB_D-
F1
FUSE
ENVBUS
+5V
3.3V
C6 .1uF
CN3
ICSP HEADER
MCLR
RB7_PGD
RB6_PGC
R11
22K
R5
220
Z1
ZENER DIODE
MCLR_CPU
** R11 在 V1 沒有 LAYOUT 上去，
必須自行補焊 . 最佳的位置在 R5 旁邊
**Z1 爲 OPTIONAL， 不用裝
U1
RC7/PMA4/RX/DT1/SDO1/RP18
RD4/PMD4/RP21
RD5/PMD5/RP22
RD6/PMD6/RP23
RD7/PMD7/RP24
VSS
VDD
RB0/AN12/INT0/RP3
RB1/AN10/PMBE/RTCC/RP4
RB2/AN8/CTEDGE1/PMA3/VMO/REFO/RP5
RB3/AN9/CTEDGE2/PMA2/VPO/RP6
NC
NC
RB4/PMA4/KBI0/SCK1/SCL1/RP7
RB5/PMA0/KBI1/SDI1/SDA1/RP8
RB6/KBI2/PGC/RP9
RB7/KBI3/PGD/RP10
MCLR
RA0/AN0/C1INA/ULPWU/PMA6/RP0
RA1/AN1/C2INA/PMA7/RP1
RA2/AN2/VREF-/CVREF-/C2INB
RA3/AN3/VREF+/C1INB
RC6/PMA5/TX1/CK1/RP17
RC5/D+/VP
RC4/D-/VM
RD3/PMD3/RP20
RD2/PMD2/RP19
RD1/PMD1/SDA2
RD0/PMD0/SCL2
VUSB
RC2/AN11/CTPLS/RP13
RC1/T1OSI/UOE/RP12
NC
NC
RC0/T1OSO/T1CKI/RP11
OSC2/CLKO/RA6
OCS1/CLKI/RA7
VSS
VDD
RE2/AN7/PMCS
RE1/AN6/PMWR
RE0/AN5/PMRD
RA5/AN4/SS1/HLVDIN/RCV/PR2
VDDCORE/VCAP
PIC18F4XJ50_TQFP44
C3 .1uF
C5 1uF
C2 20P
X1 12M
C1 20P
C4 .1uF
C7 10uF
R1 10K
R2 20K
R3 22K
R4 22K
R6 680
LED
LED3
LED3 在 V1 標示爲 LED1，在 V2 已經改進
R7 22K
R8 120
S1
SW PUSHBUTTON
LED1
LED2
R9 680
R10 680
R12 2K
U3
VDD
GND
OUT
MCP9701A
U3 & R12 在 V2 的版本才有
CN1
HEADER 20X2
CN2
HEADER 5X2
CN2 爲固定用，並無信號連接 !!
** PIC18F4XJ50 Kit 與 APP013 的連接使用 CN1 & CN2
Title
<Title>
Size B
Document Number
<Doc>
Rev
<RevCode>
Date: Wednesday, June 03, 2009
Sheet 1 of 1